



Emploi du Temps (S2 AU 2024/2025)

		M1 ESE 1					
		08H:00 - 09H:30	09H:30 - 11H:00	11H:00 - 12H:30	12H:30 - 14H:00	14H:00 à 15H:30	15H:30 - 17H:00
Dimanche		M1 ESE 1, M1 ESE 2 Architecture des Processeurs pour l'Embarqué (COURS) DJABAR M. Salle D 4	M1 ESE 1, M1 ESE 2 Architecture des Processeurs pour l'Embarqué (COURS) DJABAR M. Salle D 4	M1 ESE 1, M1 ESE 2 Processeurs des Signaux Numériques (DSP) (COURS) RADJAH F. Salle D 4	-x-	M1 ESE 1, M1 ESE 2 TP Architecture des Processeurs pour l'Embarqué /TP Processeurs des signaux numériques (TP) ZIET L, RADJAH F. LABO B 02	
Lundi	---		Intelligence Artificielle en Embarqué (TD) MEBARKIA K. Salle D 4	Automates Programmables Industriels (TD) HAMANI M. Salle D 4	-x-	M1 ESE 1, M1 ESE 2 Automates Programmables Industriels (COURS) HAMANI M. Salle D 4	M1 ESE 1, M1 ESE 2 TP Intelligence artificielle / TP Automates programmables industriels (TP) MEBARKIA K., HAMANI M. LABO B 01
Mardi		M1 ESE 1, M1 ESE 2 Programmation Python pour les systèmes embarqués (TP) FERHAT HMIDA A. LABO C 01		M1 ESE 1, M1 ESE 2 Programmation Python pour les systèmes embarqués (COURS) FERHAT HMIDA A. LABO B 01	-x-	Architecture des Processeurs pour l'Embarqué (TD) DJABAR M. Salle G 04	Processeurs des Signaux Numériques (DSP) (TD) RADJAH F. Salle G 04
Mercredi		M1 ESE 1, M1 ESE 2 Intelligence Artificielle en Embarqué (COURS) MEBARKIA K. Salle D 4	M1 ESE, INS, ME, RT programmation informatique & intelligence artificielle (COURS) REFFAD H., AMPHI 1	---	-x-	---	---
Jeudi	-x-	-x-	-x-	-x-	M1 ESE 1, M1 INS 1, M1 ME, M1 RT Gr 01, M1 RT Gr 02, M1 ESE 2, M1 RT Gr 03 Respect des normes et des règles d'éthique et d'intégrité (COURS A DISTANCE) DJABAR M., BOUCHELACHEM A.	M1 ESE 1, M1 ESE 2 Communication sans fils (COURS A DISTANCE) GOUDJIL EA.	M1 ESE 1, M1 ESE 2 Radio-identification RFID (COURS A DISTANCE) HARRAG A.

Emploi du Temps (S2 AU 2024/2025)

	M1 ESE 2					
	08H:00 - 09H:30	09H:30 - 11H:00	11H:00 - 12H:30	12H:30 - 14H:00	14H:00 à 15H:30	15H:30 - 17H:00
Dimanche	M1 ESE 1, M1 ESE 2 Architecture des Processeurs pour l'Embarqué (COURS) DJABAR M. Salle D 4	M1 ESE 1, M1 ESE 2 Architecture des Processeurs pour l'Embarqué (COURS) DJABAR M. Salle D 4	M1 ESE 1, M1 ESE 2 Processeurs des Signaux Numériques (DSP) (COURS) RADJAH F. Salle D 4	-x-	M1 ESE 1, M1 ESE 2 TP Architecture des Processeurs pour l'Embarqué /TP Processeurs des signaux numériques (TP) ZIET L., RADJAH F. LABO B 02	
Lundi	---	Automates Programmables Industriels (TD) HAMANI M. Salle G 24	Intelligence Artificielle en Embarqué (TD) MEBARKIA K. Salle G 24	-x-	M1 ESE 1, M1 ESE 2 Automates Programmables Industriels (COURS) HAMANI M. Salle D 4	M1 ESE 1, M1 ESE 2 TP Intelligence artificielle / TP Automates programmables industriels (TP) MEBARKIA K., HAMANI M. LABO B 01
Mardi	M1 ESE 1, M1 ESE 2 Programmation Python pour les systèmes embarqués (TP) FERHAT HMIDA A. LABO C 01		M1 ESE 1, M1 ESE 2 Programmation Python pour les systèmes embarqués (COURS) FERHAT HMIDA A. LABO B 01	-x-	Processeurs des Signaux Numériques (DSP) (TD) RADJAH F. Salle G 05	Architecture des Processeurs pour l'Embarqué (TD) DJABAR M. Salle G 05
Mercredi	M1 ESE 1, M1 ESE 2 Intelligence Artificielle en Embarqué (COURS) MEBARKIA K. Salle D 4	M1 ESE, INS, ME, RT programmation informatique & intelligence artificielle (COURS) REFFAD H., AMPHI 1	---	-x-	---	---
Jeudi	-x-	-x-	-x-	M1 ESE 1, M1 INS 1, M1 ME, M1 RT Gr 01, M1 RT Gr 02, M1 ESE 2, M1 RT Gr 03 Respect des normes et des règles d'éthique et d'intégrité (COURS A DISTANCE) DJABAR M., BOUCHELACHEM A.	M1 ESE 1, M1 ESE 2 Communication sans fils (COURS A DISTANCE) GOUDJIL EA.	M1 ESE 1, M1 ESE 2 Radio-identification RFID (COURS A DISTANCE) HARRAG A.

Emploi du Temps (S2 AU 2024/2025)

M1 INS 1						
	08H:00 - 09H:30	09H:30 - 11H:00	11H:00 - 12H:30	12H:30 - 14H:00	14H:00 à 15H:30	15H:30 - 17H:00
Dimanche	Traitement avancé du signal 02 (COURS) ZEBIRI Ch. Salle G 13	Traitement avancé du signal 02 (TD) ZEBIRI Ch. Salle G 13	-x-	Microcontrôleurs et DSP (COURS) KHITAS M. Salle D 4	Microcontrôleurs et DSP (TD) KHITAS M. Salle D 4	
Lundi	TP Microcontrôleurs et DSP / TP VHDL - FPGA (TP) KHITAS M., RABEH K. LABO B 02		TP Systèmes asservis numériques/ TP Traitement avancé du signal 02 (TP) KARKAR N., ZEBIRI Ch. LABO B 02	-x-	TP Apprentissage par projet (TP) OULMI N. LABO C 01	
Mardi	Electronique numérique avancée : VHDL – FPGA (COURS) RABEH K. AMPHI 14	Electronique numérique avancée : VHDL – FPGA (TD) RABEH K. AMPHI 14	Apprentissage par projet (COURS) OULMI N. LABO B 02	-x-	Systèmes asservis numériques (COURS) KARKAR N. Salle D 4	Systèmes asservis numériques (TD) KARKAR N. Salle D 4
Mercredi	---	M1 ESE, INS, ME, RT programmation informatique & intelligence artificielle (COURS) REFFAD H., AMPHI 1	---	-x-	---	---
Jeudi	-x-	-x-	-x-	M1 ESE 1, M1 INS 1, M1 ME, M1 RT Gr 01, M1 RT Gr 02, M1 ESE 2, M1 RT Gr 03 Respect des normes et des règles d'éthique et d'intégrité (COURS A DISTANCE) DJABAR M., BOUCHELACHEM A.	Instrumentation et mesures industrielles (COURS A DISTANCE) BOUROUBA N.	Compatibilité électromagnétique (COURS A DISTANCE) TIGHILT Y.
Planning généré avec FET 6.15.1 le 05/02/2025 17:50						

Emploi du Temps (S2 AU 2024/2025)

	M1 ME 1					
	08H:00 - 09H:30	09H:30 - 11H:00	11H:00 - 12H:30	12H:30 - 14H:00	14H:00 à 15H:30	15H:30 - 17H:00
Dimanche	Dispositifs photovoltaïques (COURS) ZEGADI A. Salle G 12	Dispositifs photovoltaïques (TD) ZEGADI A. Salle G 12	Physique des composants semiconducteurs 2 (COURS) FERHAT HMIDA A. Salle G 12	-x-	Conception des circuits intégrés analogiques MOS TP / TP Physique des composants SC 2 (TP) ZEGADI A., TEBBAL LABO B 03	
Lundi	Techniques de caractérisation des dispositifs semiconducteurs (COURS) BOULOUGA A. LABO C 01	Techniques de caractérisation des dispositifs semiconducteurs (TD) BOULOUGA A. LABO C 01	-x-	TP Caractérisation des SC + TP Dispositifs photovoltaïques /TP Conception des circuits intégrés analogiques bipolaires (TP) BOULOUGA A., SATOUR F. LABO B 01		---
Mardi	Conception des circuits intégrés analogiques bipolaires (COURS) SATOUR F. Salle D 4	Conception des circuits intégrés analogiques bipolaires (TD) SATOUR F. Salle D 4	Conception des circuits intégrés analogiques MOS (COURS) SATOUR F. Salle D 4	-x-	Physique des composants semiconducteurs 2 (COURS) FERHAT HMIDA A. Salle G 03	Physique des composants semiconducteurs 2 (TD) TEBBAL Salle G 03
Mercredi	---	M1 ESE, INS, ME, RT programmation informatique & intelligence artificielle (COURS) REFFAD H., AMPHI 1	---	-x-	---	---
Jeudi	-x-	-x-	-x-	M1 ESE 1, M1 INS 1, M1 ME, M1 RT Gr 01, M1 RT Gr 02, M1 ESE 2, M1 RT Gr 03 Respect des normes et des règles d'éthique et d'intégrité (COURS A DISTANCE) DJABAR M., BOUCHELACHEM A.	Biomatériaux (COURS A DISTANCE) HARRAG A.	Introduction aux Nanotechnologies (COURS A DISTANCE) ZEGADI A.

Planning généré avec FET 6.15.1 le 05/02/2025 17:50

Emploi du Temps (S2 AU 2024/2025)

M1 RT Gr 01						
	08H:00 - 09H:30	09H:30 - 11H:00	11H:00 - 12H:30	12H:30 - 14H:00	14H:00 à 15H:30	15H:30 - 17H:00
Dimanche	M1 RT Réseaux Haut-débits (COURS) AYAD M. AMPHI 1	M1 RT Codage et Compression (COURS) AYAD M. AMPHI 1	M1 RT DSP et FPGA (COURS) MAYOUF A. AMPHI 1	-x-	Administration des services réseaux (TD) SLIMANI Dj. AMPHI 1	TP administration des services réseaux (TP) Associé 1 Sur terrain 1
Lundi	Canaux de transmission et Composants optiques (TD) GOUDJIL EA. Salle G 17	Codage et Compression (TD) DJEROUD I. Salle G 17	DSP et FPGA (TD) MAYOUF A. Salle G 17	-x-	TP DSP et FPGA (TP) MAYOUF F., BEY H. Sur terrain 1	Réseaux Haut-débits (TP) MENANI Z. Sur terrain 1
Mardi	M1 RT Administration des services réseaux (COURS) SLIMANI Dj. AMPHI 1	M1 RT Administration des services réseaux (COURS) SLIMANI Dj. AMPHI 1	M1 RT Canaux de transmission et Composants optiques (COURS) GOUDJIL EA. AMPHI 1	-x-	TP Codage et Compression (TP) Associé 3 Sur terrain 1	---
Mercredi	---	M1 ESE, INS, ME, RT programmation informatique & intelligence artificielle (COURS) REFFAD H., AMPHI 1	---	---	---	---
Jeudi	-x-	-x-	-x-	M1 ESE 1, M1 INS 1, M1 ME, M1 RT Gr 01, M1 RT Gr 02, M1 ESE 2, M1 RT Gr 03 Respect des normes et des règles d'éthique et d'intégrité (COURS A DISTANCE) DJABAR M., BOUCHELACHEM A.	M1 RT Réseaux satellitaires (COURS A DISTANCE) ZEGADI R.	M1 RT Représentation des données Images et Vidéos (COURS A DISTANCE) TERCHI Y.
Planning généré avec FET 6.15.1 le 05/02/2025 17:50						

Emploi du Temps (S2 AU 2024/2025)

	M1 RT Gr 02					
	08H:00 - 09H:30	09H:30 - 11H:00	11H:00 - 12H:30	12H:30 - 14H:00	14H:00 à 15H:30	15H:30 - 17H:00
Dimanche	M1 RT Réseaux Haut-débits (COURS) AYAD M. AMPHI 1	M1 RT Codage et Compression (COURS) AYAD M. AMPHI 1	M1 RT DSP et FPGA (COURS) MAYOUF A. AMPHI 1	-x-	TP DSP et FPGA (TP) MAYOUF F., BEY H. Sur terrain 2	Réseaux Haut-débits (TP) MENANI Z. Sur terrain 2
Lundi	DSP et FPGA (TD) MAYOUF A. Salle G 18	Canaux de transmission et Composants optiques (TD) GOUDJIL EA. Salle G 18	Codage et Compression (TD) DJEROUD I. Salle G 18	-x-	Administration des services réseaux (TD) SLIMANI Dj. AMPHI 1	TP administration des services réseaux (TP) Associé 1 Sur terrain 2
Mardi	M1 RT Administration des services réseaux (COURS) SLIMANI Dj. AMPHI 1	M1 RT Administration des services réseaux (COURS) SLIMANI Dj. AMPHI 1	M1 RT Canaux de transmission et Composants optiques (COURS) GOUDJIL EA. AMPHI 1	---	TP Codage et Compression (TP) Associé 1 Sur terrain 2	---
Mercredi	---	M1 ESE, INS, ME, RT programmation informatique & intelligence artificielle (COURS) REFFAD H., AMPHI 1	---	---	---	---
Jeudi	-x-	-x-	-x-	M1 ESE 1, M1 INS 1, M1 ME, M1 RT Gr 01, M1 RT Gr 02, M1 ESE 2, M1 RT Gr 03 Respect des normes et des règles d'éthique et d'intégrité (COURS A DISTANCE) DJABAR M., BOUCHELACHEM A.	M1 RT Réseaux satellitaires (COURS A DISTANCE) ZEGADI R.	M1 RT Représentation des données Images et Vidéos (COURS A DISTANCE) TERCHI Y.
Planning généré avec FET 6.15.1 le 05/02/2025 17:50						

Emploi du Temps (S2 AU 2024/2025)

	M1 RT Gr 03					
	08H:00 - 09H:30	09H:30 - 11H:00	11H:00 - 12H:30	12H:30 - 14H:00	14H:00 à 15H:30	15H:30 - 17H:00
Dimanche	M1 RT Réseaux Haut-débits (COURS) AYAD M. AMPHI 1	M1 RT Codage et Compression (COURS) AYAD M. AMPHI 1	M1 RT DSP et FPGA (COURS) MAYOUF A. AMPHI 1	-x-	Réseaux Haut-débits (TP) MENANI Z. Sur terrain 3	TP DSP et FPGA (TP) MAYOUF F., BEY H. Sur terrain 3
Lundi	Codage et Compression (TD) DJEROUD I. Salle G 19	DSP et FPGA (TD) MAYOUF A. Salle G 19	Canaux de transmission et Composants optiques (TD) GOUDJIL EA. Salle G 19	-x-	TP Codage et Compression (TP) Associé 3 Sur terrain 3	---
Mardi	M1 RT Administration des services réseaux (COURS) SLIMANI Dj. AMPHI 1	M1 RT Administration des services réseaux (COURS) SLIMANI Dj. AMPHI 1	M1 RT Canaux de transmission et Composants optiques (COURS) GOUDJIL EA. AMPHI 1	-x-	Administration des services réseaux (TD) SLIMANI Dj. AMPHI 1	TP administration des services réseaux (TP) Associé 1 Sur terrain 3
Mercredi	---	M1 ESE, INS, ME, RT programmation informatique & intelligence artificielle (COURS) REFFAD H., AMPHI 1	---	---	---	---
Jeudi	-x-	-x-	-x-	M1 ESE 1, M1 INS 1, M1 ME, M1 RT Gr 01, M1 RT Gr 02, M1 ESE 2, M1 RT Gr 03 Respect des normes et des règles d'éthique et d'intégrité (COURS A DISTANCE) DJABAR M., BOUCHELACHEM A.	M1 RT Réseaux satellitaires (COURS A DISTANCE) ZEGADI R.	M1 RT Représentation des données Images et Vidéos (COURS A DISTANCE) TERCHI Y.

Planning généré avec FET 6.15.1 le 05/02/2025 17:50