

MINISTERE DE L'ENSEIGNEMENT SUPERIEUR  
ET DE LA RECHERCHE SCIENTIFIQUE

UNIVERSITE FERHAT Abbas – SETIF –1–  
FACULTE DE TECHNOLOGIE

VICE-DOYEN CHARGE DE LA POST GRADUATION  
ET LA RECHERCHE SCIENTIFIQUE ET LES RELATIONS  
EXTERIEURS

# SOUTENANCE DE DOCTORAT

M<sup>r</sup> : KERBOUCHE Abdelaziz Soutiendra publiquement une thèse :

De : DOCTORAT 3<sup>ème</sup> CYCLE (L M D) En : ELECTRONIQUE

OPTION : Électronique des Systèmes Embarqués

Le : 07 /07/2025 à : 14h00 Lieu : salle de Conférences

Sur le thème:

Design and Implementation of security Algorithm for Embedded Systems using  
FPGA.

Devant le jury suivant:

PRESIDENT	A.FERHAT HAMIDA	Prof.	U. SETIF1
RAPPORTEUR	M.AYAD	Prof.	U. SETIF1
EXAMINATEUR	A.MAYOUF	Prof.	U. SETIF1
EXAMINATEUR	A.KHELIL	Prof.	U. El Oued
EXAMINATEUR	A.DAAMOUCHE	Prof.	U. Boumerdes
INVITE	H.CHEMALI	Prof.	U. SETIF1

Sétif le, 03/07/2025

Le CHEF DE DEPARTEMENT

